

Curriculum Vitae Docente ABREVIADO

Apellido y nombres: (Apellido, Nombres): Maidana, Carlos Eduardo

Cátedra/s	Técnicas Digitales II (Prof Adj. a cargo), Sistemas de Computación I (Prof Adj.), Arquitectura de Computadoras (Prof. Adj.)
-----------	--

Títulos de grado

Título	Institución	Finalización		
		Sí	No	Año
Licenciado en Gestión Educativa	UNLaM	<input checked="" type="checkbox"/>	<input type="checkbox"/>	2003
TS Control de Procesos Industriales y Técnicas Digitales	ISFDyT N°46	<input checked="" type="checkbox"/>	<input type="checkbox"/>	1986

Títulos de postgrado

Título de postgrado	Institución	Finalización		
		Sí	No	Año
Maestría en Administración de la Educación Superior	UNLaM	<input type="checkbox"/>	<input checked="" type="checkbox"/>	2010
		<input type="checkbox"/>	<input type="checkbox"/>	

Experiencia Laboral

Empresa	Período	Tareas
Ecoar S.R.L.	1984 - 1998	Gerente Técnico
Magna Scientific S.A.	1998 - 2005	Chief Technical Officer
Tecnotrans S.R.L.	2007 - Continúa	Gerente Técnico

Experiencia Académica

Institución	Cargo	Dedicación
ISFD y T N°46	Profesor Provisional	Simple
UNLaM	Profesor Adjunto	Exclusiva

Título del proyecto	Período
La aplicación de lenguajes descriptivos de hardware al diseño de dispositivos de lógica programable	2005 - 2007
Utilización de dispositivos y sistemas de lógica programable en sistemas de control numérico para aplicaciones industriales	2008 - continúa

Certificaciones

Publicaciones

Título	Año	Libro	Capítulo	Revista	Otro
A FPGA based converter from fixed point to logarithmic number system for real time applications	2010	<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>
Real time FPGA Based Thresholding segmentation in a multi touch system	2008	<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>
A low cost FPGA based USB device core	2008	<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>
Un controlador inteligente para la reconfiguración remota de circuitos lógicos reprogramables	2007	<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>
Una plataforma didáctica para el aprendizaje de técnicas de diseño con circuitos lógicos programables	2006	<input type="checkbox"/>	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>