

## Curriculum Vitae Docente ABREVIADO

**Apellido y nombres: (Apellido, Nombres): Szklanny, Fernando Ignacio**

Cátedra/s	Arquitectura de Computadoras (1109); Sistemas de Computación I (613)
-----------	--

### Títulos de grado

Título	Institución	Finalización		
		Si	No	Año
Ingeniero Electromecánico, Or. Electrónica	Facultad de Ingeniería, UBA	<input checked="" type="checkbox"/>	<input type="checkbox"/>	1972
		<input type="checkbox"/>	<input type="checkbox"/>	

### Títulos de postgrado

Título de postgrado	Institución	Finalización		
		Si	No	Año
Especialista en Gestión Universitaria	Facultad de Ciencias Económicas, U. N. M. P.	<input checked="" type="checkbox"/>	<input type="checkbox"/>	2004
Magister en Gestión Universitaria	Facultad de Ciencias Económicas, U. N. M. P.	<input type="checkbox"/>	<input checked="" type="checkbox"/>	1998

### Experiencia Laboral

Empresa	Período	Tareas
ITD Ingeniería S.A.	1982-1995	Gerente General - Gerente de Desarrollo
Fate Electrónica S.A.	1974-1982	Ingeniero de Desarrollo
Fuerza Aerea Argentina - Región Aérea Centro	1973-1974	Jefe de mantenimiento Sistema Vector 5000

### Experiencia Académica

Institución	Cargo	Dedicación
Universidad Nacional La Matanza	Profesor Asociado Regular	Exclusiva

Universidad de Morón	Profesor Titular	Parcial
Universidad de Buenos Aires - Facultad de Ingeniería	Profesor Asociado Regular	Parcial (hasta 2004)

#### Trabajos de investigación

Título del proyecto	Período
La aplicación de lenguajes descriptivos de hardware al diseño con circuitos lógicos programables	2006-2007
Utilización de dispositivos y sistemas de lógica programable en sistemas de control numérico para aplicaciones industriales	2008- continua

#### Certificaciones


#### Publicaciones

Título	Año	Libro	Capítulo	Revista	Otro
Introducción a los Sstemas Digitales	2000	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Introducción a los Sstemas Digitales - Segunda Edición	2005	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Bases de los microprocesadores y el M 6800 (Traducción)	1982	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>
Introducción a los microprocesadores (con Horacio M. del Pezzo)	1979	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>
Principios de Arquitectura de Computadoras (Traducción)	2001	<input checked="" type="checkbox"/>	<input type="checkbox"/>	<input type="checkbox"/>	<input checked="" type="checkbox"/>